

DISCIPLINA: Laboratório de Arquitetura e Organização de Computadores I	CÓDIGO: 2ECOM.023
---	--------------------------

Validade: a partir do 1º semestre de 2007

Carga Horária: Total: 30 h/a Semanal: 02 aulas Créditos: 02

Modalidade: Prática

Classificação do Conteúdo pelas DCN: Básica

Ementa:

Práticas em laboratório dos temas e tópicos abordados na disciplina Arquitetura e Organização de Computadores I.

Curso (s)	Período	Eixo	Natureza
Engenharia de Computação	3	Fundamentos de Engenharia de Computação	Obrigatória

Departamento/Coordenação: Departamento de Computação (DECOM)

INTERDISCIPLINARIEDADES

Pré-requisitos
- Sistemas Digitais para Computação
- Laboratório de Sistemas Digitais para Computação
Co-requisitos
- Arquitetura e Organização de Computadores I
Disciplinas para as quais é pré-requisito
- Arquitetura e Organização de Computadores II
- Laboratório de Arquitetura e Organização de Computadores II
Disciplinas para as quais é co-requisito
- Arquitetura e Organização de Computadores I
Transdisciplinariedade (inter-relações desejáveis)
-

Objetivos: *A disciplina deverá possibilitar ao estudante*

- Proporcionar a prática em laboratório de projetos utilizando linguagem Assembly para processadores.
- Proporcionar a prática em laboratório de projetos básicos de processadores.

Unidades de ensino		Carga-horária Horas-aula
1	Implementação de programas simples em Assembly de MIPS (ASM MIPS)	2
2	Implementação de programas com instruções aritméticas (ASM MIPS)	2
3	Implementação de programas com desvios de fluxo (ASM MIPS)	2
4	Implementação de programas com ponteiros (ASM MIPS)	2
5	Implementação de programas com instruções em ponto flutuante (ASM MIPS)	2
6	Implementação de programas com rotinas (ASM MIPS)	2
7	Implementação de programas com diferentes modos de endereçamento (ASM MIPS)	4
8	Introdução a simuladores para Organização de Computadores.	2
9	Implementação de um banco de memória	2
10	Implementação de um banco de registradores	2
11	Implementação de uma unidade lógica e aritmética	2
12	Implementação de uma unidade de controle	2
13	Implementação de um processador	4
Total		30

1	PATTERSON, DAVID A.; HENNESSY, JOHN L., Organização e projeto de computadores . Editora Campus, 3a Edição, 2005, ISBN 535215212
2	PATTERSON, DAVID A.; HENNESSY, JOHN L., Arquitetura de Computadores: uma abordagem quantitativa . Editora Campus, 4a Edição, 2008.
3	TANENBAUM, ANDREW S., Organização Estruturada de Computadores . Editora Prentice-Hall, 5a Edição, 2007, ISBN 8576050676

Bibliografia Complementar	
1	STALLINGS, WILLIAM, Arquitetura e organização de computadores . Editora Pearson Prentice Hall, 8a Edição, 2010, ISBN 978-85-7605-564-8
2	TOCCI, RONALD J., WIDMER, NEAL S., MOSS, GREGORY L., Sistemas digitais : princípios e aplicações . Editora Pearson Education do Brasil, 11a Edição, 2011, ISBN 978-85-7605-922-6
3	DELGADO, JOSÉ, RIBEIRO, CARLOS. Arquitetura de computadores . Editora LTC, 2a Edição, 2009, ISBN 978-85-216-1660-3
4	NULL, LINDA e LOBUR, JULIA. Princípios básicos de arquitetura e organização de computadores . Editora Bookman, 2a edição, 2010, ISBN 978-85-7780-737-6.

5	PARHAMI, BEHROOZ. Arquitetura de computadores : de microcomputadores a supercomputadores . Editora McGraw-Hill, 2008, 1a Edição, 2008, ISBN 978-85-7726-025-6
---	--

DISCIPLINA: Laboratório de Arquitetura e Organização de Computadores I	CÓDIGO: 2ECOM.023
---	--------------------------

Período Letivo: 1º Semestre / 2008

Carga Horária: Total: 30 h/a Semanal: 02 aulas Créditos: 02

Modalidade: Prática

Classificação do Conteúdo pelas DCN: Básica

Ementa:

Práticas em laboratório dos temas e tópicos abordados na disciplina Arquitetura e Organização de Computadores I.

Objetivos: *A disciplina deverá possibilitar ao estudante*

- Proporcionar a prática em laboratório de projetos utilizando linguagem Assembly para processadores.
- Proporcionar a prática em laboratório de projetos básicos de processadores.

Departamento/Coordenação: Departamento de Computação (DECOM)

Professor (a): Fabrício Vivas Andrade

Técnicas Utilizadas	Atividades Avaliativas	Valor
Aula prática no laboratório de eletrônica	Práticas	60
Aula prática no laboratório de informática	Prova 1	20
Aula com uso de multimídia	Prova 2	20
Trabalho em equipe	Total	100

Atividades Complementares:

Realização de trabalhos práticos individuais e em equipe.

Horário semanal e local para atendimento extraclasse aos alunos: -

Local: Sala 240 no 2º Andar do Prédio Escolar, DGO ou CCC, no Campus II.

Horário semanal: sexta-feira de 14h00min as 18h00min. (Favor agendar previamente via e-mail: vivas@decom.cefetmg.br).

1	PATTERSON, DAVID A.; HENNESSY, JOHN L., Organização e projeto de computadores . Editora Campus, 3a Edição, 2005, ISBN 535215212
2	PATTERSON, DAVID A.; HENNESSY, JOHN L., Arquitetura de Computadores: uma abordagem quantitativa . Editora Campus, 4a Edição, 2008.
3	TANENBAUM, ANDREW S., Organização Estruturada de Computadores . Editora Prentice-Hall, 5a Edição, 2007, ISBN 8576050676

Bibliografia Complementar	
1	STALLINGS, WILLIAM, Arquitetura e organização de computadores . Editora Pearson Prentice Hall, 8a Edição, 2010, ISBN 978-85-7605-564-8
2	TOCCI, RONALD J., WIDMER, NEAL S., MOSS, GREGORY L., Sistemas digitais : princípios e aplicações . Editora Pearson Education do Brasil, 11a Edição, 2011, ISBN 978-85-7605-922-6
3	DELGADO, JOSÉ, RIBEIRO, CARLOS. Arquitetura de computadores . Editora LTC, 2a Edição, 2009, ISBN 978-85-216-1660-3
4	NULL, LINDA e LOBUR, JULIA. Princípios básicos de arquitetura e organização de computadores . Editora Bookman, 2a edição, 2010, ISBN 978-85-7780-737-6.
5	PARHAMI, BEHROOZ. Arquitetura de computadores : de microcomputadores a supercomputadores . Editora McGraw-Hill, 2008, 1a Edição, 2008, ISBN 978-85-7726-025-6

Bibliografia Adicional:
- Material didático e tutoriais em http://moodle.cefetmg.br/ - Categorias de Atividades » Ensino de Graduação » Engenharia de Computação » Arquitetura e Organização de Computadores I

Professor (a) responsável: Fabrício Vivas Andrade	Data: 06/01/12
---	----------------

Coordenador (a) do curso: Flávio Luís Cardeal Pádua	Data: 06/01/12
---	----------------